

КОМИТЕТ ПО ОБРАЗОВАНИЮ САНКТ-ПЕТЕРБУРГА

САНКТ-ПЕТЕРБУРГСКОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ПРОФЕССИОНАЛЬНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ «КОЛЛЕДЖ МЕТРОПОЛИТЕНА И ЖЕЛЕЗНОДОРОЖНОГО ТРАНСПОРТА»

РАССМОТРЕНА И ПРИНЯТА
на заседании Педагогического совета
СПб ГБПОУ «Колледж метрополитена»
протокол № 19 от 17.06.2024 г.

УТВЕРЖДЕНА
Приказом директора СПб ГБПОУ
«Колледж метрополитена»
от 18.06.2024 г. № 576

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

ОП. 08 ЦИФРОВАЯ СХЕМОТЕХНИКА

**специальность 27.02.03 Автоматика и телемеханика на транспорте
(железнодорожном транспорте)**

Санкт-Петербург
2024

Рабочая программа учебной дисциплины «ОП.08 Цифровая схемотехника» разработана на основе Федерального государственного образовательного стандарта среднего профессионального образования /далее – ФГОС СПО/ по специальности 27.02.03 – Автоматика и телемеханика на транспорте (железнодорожном транспорте), входящей в укрупненную группу 27.00.00 – Управление в технических системах

СОСТАВИТЕЛИ:

Хабалашвили О.Е., преподаватель СПб ГБПОУ «Колледж метрополитена»

Ситало А.В., преподаватель спецдисциплин СПб ГБПОУ «Колледж метрополитена»

ОДОБРЕНО

на предметно-цикловой комиссии

Автоматики

Протокол № 4 от 4 июня 2024 г.

СОДЕРЖАНИЕ

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

ПРИЛОЖЕНИЕ 1 Календарно-тематическое планирование

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП 08 ЦИФРОВАЯ СХЕМОТЕХНИКА

1.1. Место дисциплины в структуре основной профессиональной образовательной программы:

Учебная дисциплина «Цифровая схемотехника» является обязательной частью общепрофессионального цикла примерной основной образовательной программы в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

Учебная дисциплина «Цифровая схемотехника» обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте). Особое значение дисциплина имеет при формировании и развитии ОК 01, ОК 02, ПК 1.1

1.2. Цель и планируемые результаты освоения дисциплины

В рамках программы учебной дисциплины обучающимися усваиваются умения и знания:

Код ПК ОК	Умения	Знания
ОК 01 ОК 02 ПК 1.1	– использовать типовые средства вычислительной техники и программного обеспечения; – проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.	– виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники.

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы учебной дисциплины	56
в том числе:	
теоретическое обучение	38
лабораторные занятия	8
практические занятия	8
Самостоятельная работа	-
Контрольная работа	1
Дифференцированный зачет	2

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
Введение	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
	Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматики на железнодорожном транспорте		
Раздел 1. Арифметические основы цифровой схемотехники		8	
Тема 1.1. Формы представления числовой информации в цифровых устройствах	Содержание учебного материала	4	ОК 01 ОК 02 ПК 1.1
	Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда	2	
	В том числе, практических занятий Практическое занятие № 1. Кодирование целых, дробных и смешанных чисел в различных системах счисления. Практическое занятие № 2. Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»	2	
Тема 1.2. Арифметические операции	Содержание учебного материала	4	ОК 01 ОК 02 ПК 1.1
	Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без	2	

кодированными числами	знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда		
	В том числе, практических занятий	2	
	Практическое занятие № 3. Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.		
Раздел 2. Логические основы цифровой схемотехники		10	
Тема 2.1. Функциональная логики	Содержание учебного материала	4	ОК 01 ОК 02 ПК 1.1
	Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций	3	
	В том числе, практических занятий	1	
	Практическое занятие № 4. Формы представления функций алгебры логики и их минимизация.		
Тема 2.2. Основы синтеза цифровых логических устройств	Содержание учебного материала	4	ОК 01 ОК 02 ПК 1.1
	Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи	3	

	<p>переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств</p> <p>В том числе, практических занятий</p> <p>Практическое занятие № 5. Построение схем цифровых логических устройств методом синтеза.</p>	1	
Тема 2.3. Цифровые интегральные микросхемы	<p>Содержание учебного материала</p> <p>Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений.</p> <p>Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств</p>	2	ОК 01 ОК 02 ПК 1.1
Раздел 3. Последовательностные цифровые устройства — цифровые автоматы		10	
Тема 3.1 Цифровые триггерные схемы	<p>Содержание учебного материала</p> <p>Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры.</p> <p>Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми</p>	4	ОК 01 ОК 02 ПК 1.1
		3	

	<p>инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера).</p> <p>Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: RS→T; D→T; RST→D; RST→JK; JK→RS; JK→T; JK→D. Условное графическое обозначение триггеров</p>		
	<p>В том числе, лабораторных занятий</p> <p>Лабораторное занятие № 1. Исследование работы интегральных триггеров на логических элементах»</p>	1	
<p>Тема 3.2. Цифровые счетчики импульсов</p>	<p>Содержание учебного материала</p> <p>Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика</p> <p>Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики.</p> <p>Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)</p>	3	<p>OK 01 OK 02 ПК 1.1</p>
	<p>В том числе, лабораторных занятий</p>	1	

	Лабораторное занятие № 2. Исследование функциональных схем счетчиков.		
Тема 3.3. Регистры	Содержание учебного материала	3	ОК 01 ОК 02 ПК 1.1
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов	2	
	В том числе, лабораторных занятий	1	
	Лабораторное занятие № 3. Исследование функциональных схем регистров»		
Раздел 4. Комбинационные цифровые устройства		12	
Тема 4.1. Шифраторы и дешифраторы	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ	1	
	В том числе, лабораторных занятий	1	
	Лабораторное занятие № 4. Исследование функциональных схем шифраторов и дешифраторов»		
Тема 4.2. Преобразователи кодов	Содержание учебного материала	4	ОК 01 ОК 02 ПК 1.1
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ	2	

		В том числе, практических занятий	2	
		Практическое занятие № 6. Логическое проектирование счетных схем».		
Тема 4.3. Мультиплексоры и демультиплексоры	4.3.	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
		Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мультиплексоров и демультиплексоров	1	
		В том числе, лабораторных занятий	1	
		Лабораторная работа № 5. Исследование функциональных схем мультиплексоров и демультиплексоров.		
Тема 4.4. Комбинационные двоичные сумматоры	4.4.	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
		Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров	1	
		В том числе, лабораторных занятий	1	
		Лабораторное занятие № 6. Исследование функциональных схем сумматоров.		
Тема 4.5. Цифровые компараторы	4.5.	Содержание учебного материала	2	
		Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое		

	обозначение компараторов		
Раздел 5. Цифровые запоминающие устройства		6	
Тема 5.1. Классификация и параметры запоминающих устройств	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)		
Тема 5.2. Оперативные запоминающие устройства	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства		
Тема 5.3. Постоянные запоминающие устройства	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
	Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств		
Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации		4	
Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
	Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными	1	

	матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей		
	В том числе, лабораторных занятий	1	
	Лабораторное занятие № 7. Исследование функциональных схем цифро-аналоговых преобразователей»		
Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации	Содержание учебного материала	2	ОК 01 ОК 02 ПК 1.1
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей	1	
	В том числе, лабораторных занятий	1	
	Лабораторное занятие № 8. Исследование функциональных схем аналого-цифровые преобразователей»		
Раздел 7. Микропроцессоры и микропроцессорные устройства		2	
Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах	Содержание учебного материала	1	ОК 01 ОК 02 ПК 1.1
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
Тема 7.2. Микропроцессорные устройства	Содержание учебного материала Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	1	ОК 01 ОК 02 ПК 1.1

Контрольная работа	1	
Дифференцированный зачет	1	
Всего	56	

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.09 «ЦИФРОВАЯ СХЕМОТЕХНИКА»

3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:

Лаборатория «Цифровой системотехники»

Оборудование лаборатории:

Рабочее место преподавателя

Стенды «Основы электроники» ОЭ1-Н-Р.

Комплекты монтажных инструментов (набор отверток, плоскогубцы, бокорезы, паяльник с принадлежностями для пайки, пинцеты, измерительные щупы.

Наборы элементов и компонентов: цифровые интегральные микросхемы, резисторы (постоянные и переменные), конденсаторы (постоянные и переменные) и другие элементы цифровой схемотехники.

3.2. Информационное обеспечение реализации программы

Основная литература

1. Миленина, С. А. Электроника и схемотехника : учебник и практикум для среднего профессионального образования / С. А. Миленина ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 270 с. — (Профессиональное образование). — ISBN 978-5-534-06085-0. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/514160>

2. Миловзоров, О. В. Основы электроники : учебник для среднего профессионального образования / О. В. Миловзоров, И. Г. Панков. — 6-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 344 с. — (Профессиональное образование). — ISBN 978-5-534-03249-9. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/511789>

3. Миленина, С. А. Электротехника, электроника и схемотехника : учебник и практикум для среднего профессионального образования / С. А. Миленина, Н. К. Миленин ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 406 с. — (Профессиональное образование). — ISBN 978-5-534-04676-2. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/511738>

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Методы оценки
Перечень знаний, осваиваемых в рамках дисциплины:		
<ul style="list-style-type: none"> - видов информации и способов ее представления в ЭВМ. - алгоритмов функционирования цифровой схемотехники. 	<ul style="list-style-type: none"> - обучающийся перечисляет виды информации и способы ее представления в ЭВМ; - воспроизводит алгоритмы функционирования цифровой схемотехники. 	<ul style="list-style-type: none"> Практические занятия № 1-6 Опрос Дифференцированный зачет
Перечень умений, осваиваемых в рамках дисциплины:		
<ul style="list-style-type: none"> - использовать типовые средства вычислительной техники и программного обеспечения. - проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам 	<ul style="list-style-type: none"> - обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения; - анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам. 	<ul style="list-style-type: none"> Лабораторные занятия № 1-8 Практические занятия № 1-6 Опрос Дифференцированный зачет

КАЛЕНДАРНО-ТЕМАТИЧЕСКОЕ ПЛАНИРОВАНИЕ

по дисциплине

«Цифровая схемотехника»

Специальность **27.02.03 –Автоматика и телемеханика на транспорте (железнодорожном транспорте)**

3 курс,5 семестр (56 часов)			
№ темы	Количество часов	№ учебного занятия	Наименование учебного занятия (форма проведения)
	1	1.	Задачи и структура дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте.
	1	2.	Основные определения и понятия. Роль и значение функциональной электроники в построении новых систем автоматизации на железнодорожном транспорте
1.1	1	3.	Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники. Математический и машинный способы записи двоичных чисел.
	1	4.	Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда
	1	5.	Практическое занятие №1. Кодирование целых, дробных и смешанных чисел в разных системах счисления.
	1	6.	Практическое занятие №2. Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда».
1.2	1	7.	Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда.
	1	8.	Выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда.
	1	9.	Практическое занятие №3. Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.
	1	10.	Практическое занятие №3. Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без

			знакового разряда.
2.1	1	11.	Способы представления логических переключательных функций: высказывание, табличное и аналитическая запись.
	1	12.	Элементарные и комбинационные логические функции одной и двух переменных, их функциональная запись.
	1	13.	Применение законов, тождеств и правил алгебры логики.
	1	14.	Практическое занятие № 4. Формы представления функций алгебры логики и их минимизация.
2.2	1	15.	Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций.
	1	16.	Запись переключательных функций в универсальных базисах И-НЕ и ИЛИ-НЕ. Оценочные показатели работы функций.
	1	17.	Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций.
	1	18.	Практическое занятие №5. Построение схем цифровых устройств методом синтеза.
2.3	1	19.	Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению. Основные параметры ЦИМС. Сравнительные параметры ЦИМС.
	1	20.	Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Особенности включения ЦИМС в функциональных схемах логических устройств.
3.1	1	21.	Общие сведения о триггере как простейшем конечном цифровом автомате. Типы триггеров. Классификация триггеров. Основные параметры.
	1	22.	Принцип функционирования асинхронного RS-триггера. Построение функциональной схемы. Принцип работы триггеров T-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера.
	1	23.	Построение и работа схем взаимного преобразования триггеров: $RS \rightarrow T$; $D \rightarrow T$; $RST \rightarrow D$; $RST \rightarrow JK$; $JK \rightarrow RS$; $JK \rightarrow T$; $JK \rightarrow D$. Условное графическое обозначение триггеров
	1	24.	Лабораторное занятие № 1. Исследование работы интегральных триггеров на логических элементах.
3.2	1	25.	Общие сведения о счетчиках. Принцип функционирования счетчиков. Переполнение счетчика. Разрядность и коэффициент пересчета, весовое

			соотношение разрядов
	1	26.	Синхронные и асинхронные счетчики. Реверсивный, самоостанавливающийся, декадный двоично-десятичный счетчик. Кольцевые счетчики. УГО и обозначение счетчиков. Соединение.
	1	27.	Лабораторное занятие № 2. Исследование функциональных схем счетчиков.
3.3	1	28.	Общие сведения о регистрах. Принцип построения и работы. Особенности парафазного параллельного, кольцевого регистра.
	1	29.	Реверсивный, сдвигающий регистр. Сдвигающие регистры как преобразователи кодов. Буферные регистры. УГО.Схемы.
	1	30.	Лабораторное занятие № 3. Исследование функциональных схем регистров
4.1	1	31.	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Типы. Форматы входного кода: двоичный и двоично-десятичный.УГО шифраторов и дешифраторов. Анализ схем.
	1	32.	Лабораторное занятие № 4. Исследование функциональных схем шифраторов и дешифраторов
4.2	1	33.	Назначение и принцип работы преобразователей кодов. Особенности построения схем при переходе из кодов одной системы счисления в другую.
	1	34.	Таблица истинности процесса функционирования преобразователя кодов. УГО. Анализ схем преобразователей кодов в базисе.
	1	35.	Практическое занятие № 6. Логическое проектирование счетных схем
	1	36.	Практическое занятие № 6. Логическое проектирование счетных схем
4.3	1	37.	Принцип построения и функционирования MS DMS. Особенности использования MS для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Понятие о селекторах-мультиплексорах. УГО.
	1	38.	Лабораторное занятие № 5. Исследование функциональных схем мультиплексоров и демультиплексоров.
4.4	1	39.	Назначение и классификация комбинационных сумматоров. Многоразрядные. Десятичные сумматоры.

			Каскадное соединение сумматоров. УГО. Анализ функциональных схем.
	1	40.	Лабораторное занятие № 6. Исследование функциональных схем сумматоров.
4.5	1	41.	Назначение и классификация цифровых компараторов — схем сравнения. Принцип построения и процесс функционирования одноразрядного компаратора.
	1	42.	Построение и работа многоразрядного компаратора. Таблица истинности. Способы наращивания разрядности. Каскадные схемы компараторов. УГО.
5.1	1	43.	Общая характеристика и назначение цифровых запоминающих устройств. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ).
	1	44.	Основные характеристики запоминающих устройств. Понятие о СОЗУ. Организация безадресной и виртуальной памяти.
5.2	1	45.	Назначение, принцип построения и режимы работы ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой.
	1	46.	Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. УГО.
5.3	1	47.	Назначение и классификация ПЗУ. Элементная база и организация постоянных запоминающих устройств. ПЗУ масочного типа и программируемые. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ.
	1	48.	Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). УГО.
6.1	1	49.	Назначение и основные параметры ЦАП. Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей. УГО.
	1	50.	Лабораторное занятие № 7. Исследование функциональных схем цифро-аналоговых преобразователей
6.2	1	51.	Назначение и основные параметры АЦП. Принцип работы. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. УГО.
	1	52.	Лабораторное занятие № 8. Исследование функциональных схем аналого-цифровых преобразователей

7.1	1	53.	Основные определения и понятия о МП. Назначение, классификация и типовая структура микропроцессор. Два подхода к построению процессоров. Способы организации управления вычислительным процессом.
7.2	1	54.	Структурная схема и архитектурное построение однокристалльного микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления.
	1	55.	Контрольная работа
	1	56.	Дифференцированный зачет
Всего часов	56		